

# 高速AD PCIe采集卡AD-500

高速AD-500 PCIe数据采集卡为一款搭载2片500Msps 12bit高速ADC，匹配1片Stratix5高配置FPGA和4Gbyte DDR3内存的数据采样、发送、及信号处理板，配合高速率的PCIe接口，具有性能强劲、平台通用、简单易用的特点，适合于在有高速采集需求且有大量数据回传的系统中。



## ★性能特点

- 高速ADC，可实现多通道同时采集
- ADC支持外接参考时钟
- 采用ADC +FPGA+MCU的架构，可完成多种通信系统的设计
- 12bit高速ADC，最高采样率可达500MSps，最高可实现2通道同时采集
- AVRMCU通过外部总线与FPGA互连，可运行较复杂的控制算法
- 丰富的对外接口：USB3.0、单片机通信串口、PCIe接口
- 加入模拟前端（可更换），输入DC耦合300M带宽，可调输入档位，更广的输入范围，最高支持2.5Vpp

## ★技术参数

项目	参数	AD-500说明
ADC	带宽	默认200MHz，最大2.3GHz（模拟前端可更换）
	采样位数	12bit
	工作模式	2*500Msps采样速率
	ENOB	10.3Bit (Fin = 100 MHz)
	SNR	64.6dB (Fin = 100 MHz)
	SFDR	84dBc (Fin=100MHz)
FPGA	逻辑单元 (LE) 数量	622k
	寄存器数量	939k
	时钟树最高频率	650MHz
DDR3	容量	4GByte
	数据速率	1333MT/s
	位宽	128bit